This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

CLIPPEDIMAGE= JP401106456A

PAT-NO: JP401106456A

DOCUMENT-IDENTIFIER: JP 01106456 A

TITLE: SEMICONDUCTOR INTEGRATED CIRCUIT DEVICE

PUBN-DATE: April 24, 1989

INVENTOR-INFORMATION:

NAME

KURODA, HIROSHI TAKASE, YOSHIHISA

ASSIGNEE-INFORMATION:

NAME

MATSUSHITA ELECTRIC IND CO LTD

COUNTRY

N/A

APPL-NO: JP62263435

APPL-DATE: October 19, 1987

INT-CL_(IPC): H01L023/50; H01L023/28

US-CL-CURRENT: 257/666,257/787

ABSTRACT:

PURPOSE: To make an electrode terminal not to come off due to external force and thermal strain by providing the end surface of a lead frame substrate with a stair part having more than one step and performing molding with sealing resin in a shape of covering the stair part.

CONSTITUTION: An IC chip 16 is mounted on the other main surface 14 of a die pad 11, and a pad of the IC chip and the other main surface 14 of an electrode terminal 12 are bonded with a wire 17 so as to be continuously molded with sealing resin 18 on the almost level with one main surface 13 by a transfer method so that the electrode terminal and the main surface 13 of the die pad 11 may be exposed. At this time, a stair part 15 provided on a lead frame 20 is also covered with sealing resin 18. Thereby, a reinforcing bar 19 exposed to an end surface of sealing resin 18 is also of the same projection type so as to have very strong structure against coming-off even to external force.

06/21/2001, EAST Version: 1.02.0008

平1-10 の公開特許公報(A)

Mint Cl.4 23/50 23/28 H 01 L

战别記号

庁内整理 号 G-7735-5F A-6835-5F ❷公開 平成1年(18)

審査請求 未請求 発明の数 1

❷発明の名称

半海体集積回路裝置

度 昭62-263435 和特

. 会出 · 國 昭62(1987)10月19日

B 母兔 男 者 퐲

啓

大阪府門真市大字門真1006番地 松下電器医菜 大阪府門真市大字門真1006番地 松下電器座菜

高 者 砂出 関

久 松下電器產業株式会社

大阪府門真市大字門真1006番地

舟理士 中尾 · 飯男 の代 選 人

外1名

1、発明の名称

华华体集联团站装置

2、特許請求の美郎

複数の電磁端子を有するリードフレームの一主 面の面積が、粒の主面より終く、とのリードフレ ームの新面形状は少なくとも主要以上の収益を持 つ食益部を有するものでもり、半等体象数回路は 他の主面にマタントされ、少なくとも電気第子の 一主旨を舞出した形で一主首とほぼ不気に針止御 鯉が成形されている牛等体条表質路鉄管。

3、発明の評価を説明

世業上の利用分野

本見明は半導体集製団路をパッケージした半導 体集製品総鉄管に関するものである。

従来の技術

ポータブルな情報ファイルとしてのICカード はカードの一訳化メモリ、マイクロブロセッサを 有する半導体会理包括装置を推込んで、リーグー ライタを介して情報を書き込み、飲み出し、仇去 **する演算機能を持っているが、I80規格** カー ド厚みは最大 0.8 4 ミリとされてから 半部 体装放認路 装置は更に薄くしか 6 厚み 強く要求される。

益初半導体集務図路委覧の基板はガラス シを基体とする質量基質が主義であったが スエポキシ基板では10カード用牛馬休長! 単世に要求する厚み特定を十分に領足させ てはなかった。

そとでガラスエポキシ苗根の代りに厚み! よく中級体集技器施装置の背厚の厚み特式 させられるリードプレームを基紙とする「 ド用半導体象数型発展が提案された。 じ カード用半導体集表回路装置の構造を第4【 し取得する。

複数本の電板電子すとダイパッド2を有。 ードフレーム8の上記ダイパッド2代1C: ョがマクントされ、上記10チップ3のパ: (国示せず)と上記電極端子1がワイヤ4~ されてシリ、少なくとも上記電車な子1の一 5を常出した形で、しかも上記一主面5とほぼ平 坦化対止樹脂6がトランスファ成形技化より成形 された構造となっている6

発明が無決しようとする問題点

とのような半導体集技の路装置に用いるリードフレーム8の厚味は、半導体集技器路装置に修厚の制限があることから O. 1 5 t リ以下が通常用いられる。ところが針止樹脂 6 と リードフレーム8

なる。との状態でカード化しカードの携帯中あるいは使用中に何らかの異物が切断面にできたパリ、あるいは電極端子自体にひっかかり電極端子をはがしてしまう可能性がある。このように電極端子がはがれたり、安形するとICカードとしての機能が全く失なわれることになる。

本発明は上記問題点を載み、外的な力、無ひず み等に対しても電極電子がはがれて使用不能にな らないようなリードフレームの構造を提供するも のである。

問題点を無決するための手数

そして上記問題点を解決する本発明の技術的手段は、リードフレームの一主面の面積を他の主面より狭くし新面形状を凸型として一主面とほぼ平坦に針止戦難を底形し、リードフレームの韓面を所定の距離、厚さで性性全辺にわたって針止御難で覆うように検索したものである。

作用

との構成化より電極端子のほぼ全辺が対止樹餅 でおかわれているCとから、電極端子を刷す外部 の他の主面でとの密着性を強化するために、 リー ドフレーム8の新缶をテーパ加工し、わずかに針 止例顔の でリードフレーム 8を覆う形と している が、リードフレームB の厚味が 0.1 5 i りと非常 化算いため、針止樹脂 6 でリードフレーム 8 の雄 面を一部覆り形とした場合でもせいぜい厚味分の O. 15 ミリ祖民しか覆うことがでもず、韓面にテ ーパをつけても対止機監6K対するリードフレー **ム8の密療強度を着るしく向上させることはでき** なかった。また前にも述べたが対止徴撃でには難 影剤が入っているため、リードフレーム 8 との 密 着性が悪く、例えば熱衡草試験を行った時に発生 **する無釣ひずみによりりードフレーム8が割れる** 可能性も生じてくる。更にトランスファ政形使リ ー アフレーム 8 の補強パーを対止視距 6 の帰留化 拾ってほぼ平坦に全世にて切断して個片の半導体 条款回路装置にするわけであるが、補強パーの切 断面は金型で切断する際、わずかなパリが発生す ることと、完全に対止樹脂6の雄田と平坦にする ことは不可能で、わずかに切断面が突を出る形と

からの力が加わらず、また熱衝撃状験等による熱 ひずみに対しても電極雄子が利れることがないた め信頼性の高い半導体集積回路装置を作ることが 可能となる。

实施例

る構造のリードフレームである。 このリードフレームである。 このリードフレームである。 このリードフレー 大人 200作数方住は一実路例として、 まずブレス 機でストレートにパンチングした 後続いて別の 全型を用い同じくブレス 優化 エリリードフレーム 200端面のみをブレスし所定の量だけ 飲益部16を作った。 他の声法としてエッテングによる方法でも同様の改革部15を作ることとは可能である。 以上の説明は『ロテップを搭載するダイパッド11を有するリードフレーム 20 マのリードフレーム でもかまわない。

以上述べた数付もリードフレーム20 を用いた 学等体表表図路数量の製造プロセスを第3回を~ のに示す。これは第2回の4 - 1/の所面を表わす ものである。ダイパッド110他の主面14に ICテップ16をマウントし、上記ICテップ16 のパッド(図示せず)と上記電を短子120他の 主面14をワイヤ17で接続し(第3回を)、鉄 いてトランスファは形法にて上記電極端子12、 及びダイパッド110一主面13を写出させるご

のではなく、パンプを利用したフリップチップポンディング万式でもかまわない。また同時にリードフレーム20の他の主面偶をエッチング、サンドプラストメッキ法等で相面化処理が施しされていても良い。更にデイパッド11が無くICチップ16が電極第12にかかるようなリードフレーム20を用いる場合はICチップ16をマタントするダイポンド物質は絶染性であることはいうまでもない。

発明の効果

本発明の牛導体無限回路整理はリードフレーム 基板の集団に1数以上の数差部を設け、数差部を 被り形で針止側距にて成形しているため、外的な 力にも電性様子は刺れにくく、 熱害挙試験等の無 ひずみに対しても、電極端子ははがれないことか 5、信頼性の高いものを得ることが可能となる。

4、四面の簡単な説明

第1回は本発明の半導体集積回路装置の一実施 例にかける電優強子就の拡大的視回、第2回車。 車は本発明に用いたリードフレームの構造を示す

とく、上記一主節18とほぼ平坦に対止制能18 て収形する(第3回り)。 との時リードフレーム 20亿設けられた欧亜部15%上記針止樹脂15 で覆われる形となる。更に全型を用いて上記針止 樹脂18の塩茴に沿って補強パー1 を切断して 個片の半導体集鉄図路鉄電とする(第3回で)。 以上のべた半導体集教団的鉄管の電振館子部の拡 大団を無1団化示す。この第1回化よれば電低路 子12の一主面と針正樹脂18はほぼ平坦に成形 されてシリ、針止樹脂18に埋砂した電極雄子12 の一郎は、常出している一主面より広がっている 精進となっている。 とのととは、電極雄子12の 施固に形成されている収益部18を完全に対止徴 置18が覆っているととになり、針止複な18の **塩酸に露出している補強パー19も同様の凸置で** あることから外的な力に対しても非常に利れに弦 い構造となっている。

以上述べてもた実施例の中でICチップ16の パッドと包括第子12の接続にワイヤ11を用い ているが、ワイヤーポンディング法に設定するも

上面面と所面図、第3回を~では本発明の半導件 条状回路装置の製造フローを示す所面図、第4回 は従来のリードフレームを用いた半導体集状回路 装置の制造を示す断面図である。

12……電板帽子、13……一主面、14…… 他の主面、15……数量部、16……ICチップ、 17……ワイヤ、18……対止似扉、19……補 数パー、20……リードフレーム。

代理人の氏名 弁理士 中 尾 敏 男 ほか1名





